

Datorarkitektur

Daniel Bosk¹

Avdelningen för informations- och kommunikationssystem (IKS),
Mittuniversitetet, Sundsvall.

arch.tex 1908 2014-08-22 12:28:52Z danbos

¹ Detta verk är tillgängliggjort under licensen Creative Commons Erkännande-DelaLika 2.5 Sverige (CC BY-SA 2.5 SE). För att se en sammanfattning och kopia av licenstexten besök URL <http://creativecommons.org/licenses/by-sa/2.5/se/>.

Översikt

- 1 Processorn
 - CPU
 - Maskinkod
 - Programexekvering
- 2 Minne
 - Primärminne
 - Sekundärminne
 - Representera data
 - Filsystem
- 3 Andra enheter
 - Kontrollerenheter

Översikt

- 1 Processorn
 - CPU
 - Maskinkod
 - Programexekvering
- 2 Minne
 - Primärminne
 - Sekundärminne
 - Representera data
 - Filsystem
- 3 Andra enheter
 - Kontrollerenheter

CPU

- Aritmetisk-/logisk enhet
- Kontrollenhet
- Registerenhet
- Buss
- Minne

CPU

- Från början var programmen hårdkodade.
- Började se program även som data.
- Idéen om att lagra program som data.

CPU

Kopplingarna

Maskinkod

Maskinkod

Representera data

- Little endian
- Big endian

Programexekvering

Översikt

- 1 Processorn
 - CPU
 - Maskinkod
 - Programexekvering
- 2 Minne
 - Primärminne
 - Sekundärminne
 - Representera data
 - Filsystem
- 3 Andra enheter
 - Kontrollerenheter

Sekundärminne

Magnetiska system

Sekundärminne

Optiska system

Sekundärminne

Flashbaserade system

Representera data

Bitmönster och teckenkodning

Representera data

Tvåkomplementsnotation

Representera data

Flyttal

Filsystem

Filer

Översikt

- 1 Processorn
 - CPU
 - Maskinkod
 - Programexekvering
- 2 Minne
 - Primärminne
 - Sekundärminne
 - Representera data
 - Filsystem
- 3 Andra enheter
 - Kontrollerenheter

